



BECA DE PROJECTE

ARCHITECTURES AND CONTROL FOR ENHANCED STABILITY IN GRID-INTEGRATED DEVICES

TASQUES FORMATIVES DE LA BECA

Aquesta beca es desenvoluparà al laboratori de recerca del Grup d'Automàtica i Electrònica Industrial. Es desenvoluparà un treball de recerca sobre electrònica de potència en inversors connectats a xarxa. Aquest treball es farà dintre del quadre del treball de fi de grau de l'estudiant.

Les tasques a realitzar són de suport a :

- Cerca d'articles i notes tècniques.
- Anàlisi teòrica de circuits, topologies i arquitectures.
- Simulació de circuits, topologies i arquitectures.
- Implementació experimental i realització de proves de laboratori.
- Realització d'informes.

Totes aquestes tasques complementaran la seva formació acadèmica i estaran directament supervisades per l'investigador principal, així com relacionades amb l'assoliment de les competències bàsiques definides al pla d'estudis.

COMPETÈNCIES ASSOCIADES A LES TASQUES FORMATIVES

Tipus A Competències Específiques

FG1 Exercici original que s'ha de fer individualment, presentar-lo i defensar-lo davant un tribunal universitari. Consisteix en un projecte en l'àmbit de les tecnologies específiques de l'Enginyeria Industrial de naturalesa professional en què se sintetitzin i integrin les competències adquirides en els ensenyaments.

Tipus B Competències Transversals

EI4 Coneixement aplicat d'electrònica de potència.

EI5 Coneixement aplicat d'instrumentació electrònica.

EI6 Capacitat per dissenyar sistemes electrònics analògics, digitals i de potència.

A5 Capacitat per aplicar els coneixements d'electrònica i control al processat d'energia.

B3 Capacitat de resoldre problemes amb iniciativa, presa de decisions, creativitat, raonament crític i de comunicar i transmetre coneixements, habilitats i destreses en el camp de l'Enginyeria Industrial, especialitat en Electrònica Industrial.

CT1 Utilitzar informació en llengua estrangera d'una manera eficaç.

CT2 Gestionar la informació i el coneixement mitjançant l'ús eficient de les TIC

CT5 Comunicar informació de manera clara i precisa a audiències diverses.

CT6 Identificar el procés d'aprenentatge i l'orientació acadèmica i laboral o professional

PERFIL DE LA PERSONA CANDIDATA

Grau en Enginyeria Electrònica Industrial i Automàtica

REQUISITS

Motivació per aprendre sobre el processat de potència.

Capacitat per adaptar-se a un entorn multicultural i multilingüe (Català i Anglès).

OBSERVACIONS

Es valorarà haver obtingut bons resultats acadèmics a Sistemes Electrònics de Potència i ha d'estar en condicions de presentar el TFG durant el curs 25/26, amb l'objectiu de finalitzar el grau durant el curs 25/26.

CARACTERÍSTIQUES DE LA CONVOCATÒRIA

Nº de beques: 1

Retribució bruta mensual: 440.0 €

Hores setmanals: 15:00 h

Data inici: 09/02/2026 Data final: 30/06/2026 (durada màxima: 12 mesos)

Ubicació desenvolupament: **Plantes Pilot (Edifici S1, Porta 5)**

Perfil d'Activitat URV: **6. Activitat experimental al taller i/o activitats amb risc elèctric**

EPI's: **Ulleres**

Correu electrònic on rebre els Cv's: **carlos.olalla@urv.cat**

Data límit recepció Cv's: **01/02/2026**